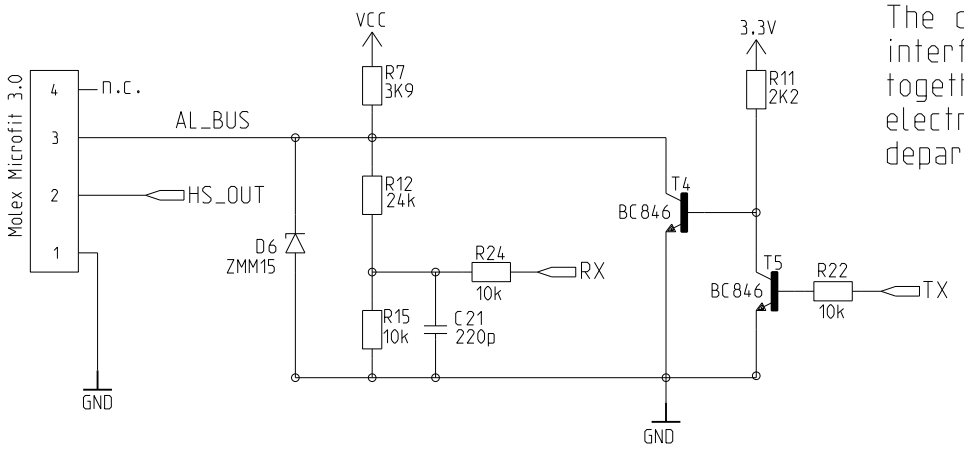


The detailed communication interface has to be discussed together with ebmpapst electronics development department!



Parameter	Symbol	Values			Requirements	Comment
		Min.	Typ.	Max.		
	V_{CC}	11.4V_{DC}	12V_{DC}	12.6V_{DC}	Internal supply voltage 12V_{DC} stabilized (Tolerance ±5%)	
EPL-BUS	V_{Low}	0 V		3.4 V	1-Wire UART interface	Fan side schematic
	V_{High}	6.8 V		V_{CC}	1-Wire UART interface	Fan side schematic
HS-OUT	I_{max}			10 mA	Open collector output	Connect external reference voltage with pull-up resistor for signal processing
Signal GND					External ground reference voltage	Ground reference voltage for electronics internally connected to Power-GND

Fertigzustand	Zul. Abw.	Oberfläche	Maßstab	Geom.-Schl.
			Werkstoff	

Änderungsnotiz Ausgabe 1: Neutyp Edition 1: New type	Status der Zeichnung	Freigegeben	Schnittstelle - Interface 27
	29.07.2011	Michalski	
	Freigabedatum	Freigeber	

1	500000012149	ebmpapst ebm-papst Landshut GmbH	Zeichnungsnummer 0460045127_Z10	Blatt 1 / 1
Version	Änderungsnummer			
15.07.2011	M. Deininger			
Erstelldatum	Ersteller	Urspr.	Ers.f.: Ers.d.:	A4

ebm-papst Landshut GmbH, Hofmark-Aich-Strasse 25, D-84030 Landshut
Tel: +49 (0) 871 / 707-0, Fax: +49 (0) 871 / 707-465, E-Mail: info3de.ebmpapst.com www.ebmpapst.com
Alle Rechte vorbehalten. Weitergabe sowie Vervielfältigung dieser Unterlage, Verwertung und Mitteilung ihres Inhalts nicht gestattet, soweit nicht schriftlich zugestanden.